

類比轉接線 BB-BTA

此類比轉接線提供了一種簡便的方法來構建自己的感應器電路，並將訊號輸入到 Vernier 平台以進行數據採集。

類比轉接線的 PIN 腳連接部分為：

Pin 1 為 SIG 2, output 為 +/-10V

Pin 2 為 GND

Pin 3 為 VRES (resistance reference)

Pin 4 為 IO = Autoident (沒有支援所有感應器)

Pin 5 為 5V = Power

Pin 6 為 SIG 1, output 為 0-5V

大部分的感應器為 0-5V 的輸出，因此，通常 SIG 2 沒有連接任何東西。

